



دانشگاه صنعتی امیرکبیر
(پلی تکنیک تهران)

پست الکترونیک:

msedighi@aut.ac.ir

شماره تماس:

:(Scopus) h-index

12

:ارجاعات (Scopus):

466



مهدی صدیقی

استاد

دانشکده مهندسی کامپیوتر

گروه آموزشی معماری و شبکه های کامپیوتری

رساله های دکتری

#	عنوان پایان نامه	توسط	تاریخ دفاع
1	سنتر بر روی FPGA مبتنی بر محاسبات تقریبی با هدف کاهش توان مصرفی	امیر باوقای طوسی و مهدی صدیقی	اسفند 1399
2	کاهش اثر سالمندی در تراشه های FPGA با در نظر گرفتن محدودیت توان مصرفی	محمد هادی متقی خضری و مهدی صدیقی	تیر 1398
3	LFSR موازی با سرعت بالا و توان مصرفی پایین	بهروز ذوالفقاری و مهدی صدیقی	مهر 1397
4	ارائه یک چارچوب برای طراحی کامپیوتر های کوانتومی مقیاس پذیر و تحمل پذیر اشکال	عیسی نیک عهد و مهدی صدیقی	مهر 1397
5	جستجوی مسیر های پایه در شبکه های متابولیکی در سطح سلولی - مولکولی	مونا عرب زاده و مهدی صدیقی	اسفند 1396
6	طراحی یک معماری قابل باز پیکر بندی برای کاربردهای حسابی	سمانه امامی و مهدی صدیقی	آبان 1396
7	سنتر الگوهای اندازه گیری مدل محاسبات کوانتومی یک طرفه با هدف بهبود معیارهای ارزیابی	محبوبه هوشمند کفاشیان و مهدی صدیقی	اسفند 1393
8	ارائه یک متدولوژی برای طراحی فیزیکی مدارهای کوانتومی باتاکید بر سنتر فیزیکی	ناصر محمدزاده و مهدی صدیقی	آذر 1389
9	ارائه یک پارادایم جدید در بهینه سازی مدارات دیجیتال با استفاده از دستکاری عناصر ترتیبی در سیستم	سام فرخی و مهدی صدیقی	اسفند 1388

دی 1388	مهدی سعیدی و مهدی صدیقی	ارائه یک مدل متدولوژی برای سنتز مدارات کوانتومی مبتنی بر کتابخانه ای از اجزای سازنده	10
مهر 1385	فرهاد مهدی پور و مهدی صدیقی	ارائه یک جریان طراحی نوین باهدف مجتمع سازی افراز زمانی و طراحی فیزیکی سیستمهای قابل بازیگر بندی مبتنی بر تراشه های برنا	11

پایان نامه های کارشناسی ارشد

#	عنوان پایان نامه	توسط	تاریخ دفاع
1	ارائه معماری امن اینترنت اشیا مبتنی بر راهکارهای توزیع شده	محمدصادق ضرابی و مهدی صدیقی	دی 1399
2	ارائه روشی برای افراز مدار در کامپیوترهای کوانتومی مقیاس پذیر	بهاره جلیلی و مهدی صدیقی	شهریور 1399
3	طراحی و پیاده سازی فایل سیستم های غیرمترکز در محیط محاسبات ابری موبایل	میترا حجتی فرد و مهدی صدیقی	تیر 1398
4	سنتز محاسبات تقریبی اعداد ممیز ثابت دهمی بر روی یک معماری قابل بازیگر بندی با واحدهای پردازشی صحیح	زهرا جوادی تبریزی و مهدی صدیقی	تیر 1398
5	ارائه یک بستر انعطاف پذیر برای طراحی سامانه های نهفته بی درنگ دستیار راننده	علی کمالی و مهدی صدیقی	بهمن 1396
6	ارائه یک روش سنتز سطح بالای مدارهای حسابی دهمی بر روی سخت افزارهای قابل بازیگر بندی	معصومه نجم و مهدی صدیقی	بهمن 1396
7	بهبود محاسبات ابری موبایل با استفاده از ارتباط دستگاه به دستگاه	رضا غلامی و مهدی صدیقی	تیر 1396
8	مدیریت توان و تخصیص منابع بر روی شبکه ای از گره های متحرک هوشمند	سهراب مرتضوی قلاتی و مهدی صدیقی	تیر 1396
9	سنتز مدارهای کوانتومی تحمل پذیری اشکال	سودابه محمدزاده و مهدی صدیقی	بهمن 1395
10	طراحی و پیاده سازی یک ضرب کننده ی دهمی قابل باز پیکر بندی	مهسا رحمانی و مهدی صدیقی	آبان 1395
11	بهبود سرعت شبیه سازی مدارهای کوانتومی با استفاده از پردازنده های گرافیکی	ارمان گودرزی و مهدی صدیقی	تیر 1395
12	ارائه یک معماری بهبود یافته بی کاستی برای جمع کننده های پیشوندی	وحید حجتی زاده و مهدی صدیقی	اردیبهشت 1395
13	طراحی و پیاده سازی یک سیستم نهفته جهت تشخیص خواب آلودگی راننده بر اساس اطلاعات چشم و ECU	احسان رزازی و مهدی صدیقی	شهریور 1394
14	ارائه یک الگوریتم بی درنگ جهت تشخیص خواب آلودگی راننده بر اساس اطلاعات چشم و ECU	رضا نریمانی و مهدی صدیقی	مهر 1393
15	بهینه سازی مدارهای حسابی بر اساس توصیف سطح بالای آنها	فروغ حدادی و مهدی صدیقی	مهر 1393
16	ارائه روشی برای زمان بندی وظائف و تخصیص منابع در یک محیط محاسبات توری مبتنی بر سیستم های نهفته	رضوان نانکلی و مهدی صدیقی	آذر 1392
17	سنتز مدارات کوانتومی با استفاده از کتابخانه ی توسعه یافته ی دارای گیت سه کیوبیتی TOFFOLI	سمیه مهربادی و مهدی صدیقی	آذر 1392
18	ارائه روشی جهت اجرای موازی برنامه های کاربردی بر روی شبکه ای از گوشی های هوشمند	صالح مهدیخانی و مهدی صدیقی	مهر 1392
19	ارائه روشی برای زمان بندی و مسیریابی مدارات کوانتومی شامل گیت های سه کیوبیتی در تکنولوژی تله یونی	فرانک آدینه زاده و مهدی صدیقی	مهر 1392
20	کاهش توان استاتیک در حافظه نهان تراشه های چند پردازنده ای با در نظر گرفتن کارایی الهام شیرخانی و مهدی صدیقی		بهمن 1391

21	ارائه روشی برای افزایش سرعت الگوریتم PHD با استفاده از پیاده سازی شبکه های عصبی مصنوعی موازی همگن روی GPU	دل آسا اقامیرزایی و مهدی صدیقی	مهر 1390
22	ارائه یک روش برای کاهش زمان اجرای مدارات کوانتومی تحمل پذیر اشکال	زهرا نبی زاده شهراباک و مهدی صدیقی	مهر 1390
23	ارائه یک روش سلسله مراتبی برای تولید چینش مدارات کوانتومی در تکنولوژی تله یونی	مینا چوچاچی زاده مقدم و مهدی صدیقی	مهر 1390
24	پیاده سازی خودکار مدارهای کوانتومی بر روی qfpga با هدف همانند سازی	مصطفی حیدرزاده کلهرودی و مهدی صدیقی	بهمن 1389
25	ارائه روشی برای شبیه سازی مدارهای کوانتومی با هدف کاهش زمان اجرا و حافظه	افشار کاکایی و مهدی صدیقی	بهمن 1389
26	بررسی ومقایسه مدل های محاسباتی در سیستم های نهفته از بعد تحمل پذیری اشکال	مرمر همایونمهر و مهدی صدیقی	مهر 1389
27	گسترش یک زبان باز بینی برای طراحی سیستم مطمئن	حسین آتشی و مهدی صدیقی	بهمن 1388
28	ارائه یک الگوریتم تطبیقی در تخصیص پویای پهنای باند در شبکه های دسترسی EPON	آرین مغازه و مهدی صدیقی	بهمن 1388
29	توانمند سازی EPON برای قرارگرفتن در کنار WiMAX در لایه دسترسی شبکه	مهدی هارون ابادی و مهدی صدیقی	آذر 1388
30	پیاده سازی سخت افزاری یک java Virtual Machine بر روی پردازنده RISC	محمدعرفان خزائی و مهدی صدیقی	اردیبهشت 1388
31	طراحی همزمان سخت افزار/نرم افزار با در نظر گرفتن قابلیت باز پیکربندی و کاربرد آن در پیاده سازی EFM	آیدا وثوقی و مهدی صدیقی	آبان 1387
32	ارائه روشی برای تبدیل یک مدار معکوس ناپذیر به مدار معکوس پذیر با هدف کاهش هزینه مدار سنتز شده	زهرا ساسانیان و مهدی صدیقی	مهر 1387
33	ارائه یک معماری بهبودیافته برای کمک پردازنده و ارتباط آن بایک پردازنده MIPS	سید منصور شهیدی و مهدی صدیقی	اسفند 1386
34	افزایش کارایی پردازنده های خاص منظوره با استفاده از بازپیکره بندی پویا	حامد پیشوایزدی و مهدی صدیقی	اسفند 1386
35	ارائه الگوریتم جدید و بهبود یافته برای تعیین دستورالعمل های کاربرد خاص برای یک پردازنده RISC	رابعه روانی فرد و مهدی صدیقی	آذر 1386
36	یک معماری جدید برای NOC های مورد استفاده در دروازه رسانه	محمد معینی جهرمی و مهدی صدیقی	بهمن 1385
37	طراحی مکانیزمی جهت تامین کیفیت سرویس در شبکه های درون تراشه ای باتمرکز روی مدیریت منابع در مسیر یاب ها	محبوبه شریعت و مهدی صدیقی	بهمن 1385
38	طراحی و پیاده سازی لایه پیوند داده HOME PNA در سطح رفتاری باهدف قابلیت باز پیکر بندی باترنت	محمد خلیلی درمنی و مهدی صدیقی	دی 1385
39	کاهش توان مصرف توان در مدارهای VLSI باترکیب دو روش کاهش فعالیت سوئیچینگ و بازمانبندی	زهرا جدی و مهدی صدیقی	دی 1384
40	بهبود الگوریتمهای هم طراحی سخت افزار و نرم افزار با استفاده از روش جستجوی Tabu	مجتبی سلطانی دهاقانی و مهدی صدیقی	آبان 1384
41	پیاده سازی سخت افزاری مدیر منبع باهدف بهبود کیفیت در سیستمهای VOIP	مریم رحمانی هریرس و مهدی صدیقی	آذر 1383
42	طراحی سطح سیستمی پردازنده VoIP و طراحی بخش CODEC	حمید صافی زاده و مهدی صدیقی	اسفند 1382

#	عنوان	نگارندگان/مترجمان	کشور ناشر	تاریخ انتشار	نسخه
	داده های ثبت شده در پورتال				
1	الکترونیک تراشه های دیجیتال	مهدی صدیقی، علی ولی زاده	ایران	دی 1394	1
2	الکترونیک دیجیتال (چاپ دوم)	مهدی صدیقی، علی ولی زاده، فرهاد مهدی پور	ایران	دی 1384	2
3	الکترونیک دیجیتال	مهدی صدیقی، علی ولی زاده، فرهاد مهدی پور	ایران	دی 1383	1

مقالات ژورنال

داده های ثبت شده در پورتال

- Eesa Nikahd, Naser Mohammadzadeh, Mehdi Sedighi, Morteza Saheb Zamani, "Automated window-based partitioning of quantum circuits", *PHYSICA SCRIPTA*, Vol. 96, Num. 3, Page 1-19, March 2021,
- Mona Arabzadeh, Mehdi Sedighi, Morteza Saheb Zamani, Sayed-Amir Marashi, "A system architecture for parallel analysis of flux-balanced metabolic pathways", *COMPUTATIONAL BIOLOGY AND CHEMISTRY*, Vol. 88, Num. 107309, Page 1-15, June 2020,
- Behrouz Zolfaghari, Mehdi Sedighi, Mehrans. Fallah, "Designing programmable parallel LFSR using parallel prefix trees", *Journal of Engineering Research*, Vol. 7, Num. 3, Page 105-122, October 2019,
- Mohammad Hadi Mottaghi Khezri, Mehdi Sedighi, Morteza Saheb Zamani, "Aging Mitigation in FPGAs Considering Delay, Power and Temperature", *IEEE TRANSACTIONS ON RELIABILITY*, Vol. 68, Num. 2, Page 0-0, June 2019,
- Maryam Eslamy, Mahboobeh Houshmand, Morteza Saheb Zamani, Mehdi Sedighi, "Optimization of One-Way Quantum Computation Measurement Patterns", *INTERNATIONAL JOURNAL OF THEORETICAL PHYSICS*, Vol. 57, Num. 11, Page 3296-3317, November 2018,
- Mona Arabzadeh, Morteza Saheb Zamani, Mehdi Sedighi, Sayed-Amir Marashi, "A graph-based approach to analyze flux-balanced pathways in metabolic networks", *BIOSYSTEMS*, Vol. 165, Num. 0, Page 40-51, January 2018,
- Eesa Nikahd, Mehdi Sedighi, Morteza Saheb Zamani, "Nonuniform code concatenation for universal fault-tolerant quantum computing", *PHYSICAL REVIEW A*, Vol. 96, Num. 3, Page 32337-32342, September 2017,
- Samaneh Emami, Mehdi Sedighi, "An optimized reconfigurable architecture for hardware implementation of decimal arithmetic", *COMPUTERS & ELECTRICAL ENGINEERING*, Vol. 63, Num. 0, Page 18-29, August 2017,
- Mahboobeh Houshmand Kaffashian, Mehdi Sedighi, Morteza Saheb Zamani, Koorosh Marjoei, "Quantum Circuit Synthesis Targeting to Improve One-Way Quantum Computation Pattern Cost Metrics", *ACM JOURNAL ON EMERGING TECHNOLOGIES IN COMPUTING SYSTEMS*, Vol. 13, Num. 4, Page 0-0, May 2017,
- Behrouz Zolfaghari, Mehrans. Fallah, Mehdi Sedighi, "S-Restricted Compositions revisited", *DISCRETE MATHEMATICS AND THEORETICAL COMPUTER SCIENCE*, Vol. 19, Num. 1, Page 1-19, April 2017,
- Maryam Eslamy, Morteza Saheb Zamani, Mehdi Sedighi, Mahboubeh Hooshmand Kaffashian, "Optimizing Quantum Circuits Using One-Way Quantum Computation based on pattern Geometry", , Vol. 14, Num. 4, Page 286-298, February 2017,
- Koorosh Marjoei, Mahboobeh Houshmand Kaffashian, Morteza Saheb Zamani, Mehdi Sedighi, "Quantum-Logic Synthesis Using Improved Block-Based Approach", *Iranian Journal of Electrical and Computer Engineering(IJECE)*, Vol. 14, Num. 3, Page 239-248, January 2017,
- Mahnaz Asgharpour, Mehdi Sedighi, Mohammad Reza Jahed Motlagh, "A study on a new bifurcation parameter in a modified Huber-Braun model", *TEHNICKI VJESNIK-TECHNICAL GAZETTE*, Vol. 24, Num. 2, Page 379-384, January 2017,
- Samaneh Emami, Mehdi Sedighi, "The Effect of Granularity on The Design of Decimal Arithmetic Reconfigurable Units", *Iranian Journal of Electrical and Computer Engineering(IJECE)*, Vol. 14, Num. 4, Page 1-8, November 2016,

- 15 Mahsa Rahmani, Mehdi Sedighi, "A Reconfigurable Pipeline Decimal Multiplier", *The CSI Journal on Computer Science and Engineering(JCSE)*, Vol. 13, Num. 1, Page 14-23, October 2016,
- 16 Samaneh Emami, Mehdi Sedighi, "Exploring Reconfigurability Options Among Decimal Adders", *The CSI Journal on Computer Science and Engineering(JCSE)*, Vol. 13, Num. 2, Page 32-41, October 2016,
- 17 Mona Arabzadeh, Mahboobeh Houshmand Kaffashian, Mehdi Sedighi, Morteza Saheb Zamani, "Quantum-Logic Synthesis of Hermitian Gates", *ACM JOURNAL ON EMERGING TECHNOLOGIES IN COMPUTING SYSTEMS*, Vol. 12, Num. 4, Page 0-0, December 2015,
- 18 Eesa Nikahd, Mahboobeh Houshmand Kaffashian, Morteza Saheb Zamani, Mehdi Sedighi, "One-Way Quantum Computer Simulation", *MICROPROCESSORS AND MICROSYSTEMS*, Vol. 39, Num. 3, Page 210-222, March 2015,
- 19 Mahboobeh Houshmand Kaffashian, Morteza Saheb Zamani, Mehdi Sedighi, Mona Arabzadeh, "Decomposition of Diagonal Hermitian Quantum Gates Using Multiple-Controlled Pauli Z Gates", *ACM JOURNAL ON EMERGING TECHNOLOGIES IN COMPUTING SYSTEMS*, Vol. 11, Num. 3, Page 1-10, December 2014,
- 20 Mahboobeh Houshmand Kaffashian, Morteza Saheb Zamani, Mehdi Sedighi, Mohammad Hossein Samavatian, "Automatic translation of quantum circuits to optimized one-way quantum computation patterns", *QUANTUM INFORMATION PROCESSING*, Vol. 13, Num. 9, Page 1-20, August 2014,
- 21 Mahboobeh Houshmand Kaffashian, Morteza Saheb Zamani, Mehdi Sedighi, Monireh Houshmand, "Ga-based approach to find the stabilizers of a given sub-space", *GENETIC PROGRAMMING AND EVOLVABLE MACHINES*, Vol. 1, Num. 1, Page 1-1, May 2014,
- 22 Naser Mohamadzade, Morteza Saheb Zamani, Mehdi Sedighi, "Quantum Circuit Physical Design Methodology with Emphasis on Physical Synthesis", *QUANTUM INFORMATION PROCESSING*, Vol. , Num. 0, Page 1-21, November 2013,
- 23 Maryam Yazdani, Morteza Saheb Zamani, Mehdi Sedighi, "A Quantum Physical Design Flow Using ILP and Graph Drawing", *QUANTUM INFORMATION PROCESSING*, Vol. 12, Num. 7, Page 1-28, June 2013,
- 24 Mona Arabzadeh, Morteza Saheb Zamani, Mehdi Sedighi, Mehdi Saeedi, "Depth-optimized reversible circuit synthesis", *QUANTUM INFORMATION PROCESSING*, Vol. 12, Num. 4, Page 1677-1699, September 2012,
- 25 Naser Mohamadzade, Mehdi Sedighi, Morteza Saheb Zamani, "Gate Location Changing: An Optimization Technique for Quantum Circuits", *INTERNATIONAL JOURNAL OF QUANTUM INFORMATION*, Vol. 10, Num. 3, Page 1-20, March 2012,
- 26 Mehdi Saeedi, Mona Arabzadeh, Morteza Saheb Zamani, Mehdi Sedighi, "Block-Based Quantum-Logic Synthesis", *QUANTUM INFORMATION & COMPUTATION*, Vol. 11, Num. 0, Page 262-277, March 2011,
- 27 Mehdi Saeedi, Morteza Saheb Zamani, Mehdi Sedighi, Zahra Sasanian, "Reversible Circuit Synthesis Using a Cycle-Based Approach", *ACM JOURNAL ON EMERGING TECHNOLOGIES IN COMPUTING SYSTEMS*, Vol. 6, Num. 4, Page 0-0, December 2010,
- 28 Naser Mohamadzade, Morteza Saheb Zamani, Mehdi Sedighi, "Auxiliary Qubit Selection: A Physical Synthesis Technique for Quantum Circuits", *QUANTUM INFORMATION PROCESSING*, Vol. 9, Num. 6, Page 1-16, June 2010,
- 29 Naser Mohamadzade, Mehdi Sedighi, Morteza Saheb Zamani, "Quantum Physical Synthesis:Improving Physical Design by Netlist Modifications", *Microelectronics Journal*, Vol. 41, Num. 4, Page 0-0, March 2010,
- 30 Mehdi Sedighi, Sam Farrokhi, "GALS System Optimization Using Retiming Concept", *IEICE ELECTRONICS EXPRESS*, Vol. 7, Num. 3, Page 209-215, February 2010,
- 31 Mehdi Saeedi, Mehdi Sedighi, Morteza Saheb Zamani, "Towards A Thorough Set of Metrics for Quantum Circuit Synthesis", , Vol. , Num. 0, Page 0-0, December 2009,
- 32 Mehdi Saeedi, Naser Mohamadzade, Mehdi Sedighi, Morteza Saheb Zamani, "Towards A Thorough Set of Metrics for Quantum Circuit Systhesis", , Vol. , Num. 2, Page 0-0, February 2009,
- 33 Mehdi Saeedi, Mehdi Sedighi, Morteza Saheb Zamani, "Synthesis of Reversible Circuits Using A Moving Forward Strategy", , Vol. , Num. 17, Page 0-0, August 2008,
- 34 Farhad Mehdipour, Morteza Saheb Zamani, Mehdi Sedighi, "An Integrated Temporal Partitioning and Physical Design Framework for Static Compilation of Reconfigurable Computing Systems", , Vol. , Num. 30, Page 0-0, January 2006,





داده های ثبت شده در پورتال

- 1 Sudabe Mohamadzade, Mehdi Sedighi, Morteza Saheb Zamani, "An efficient and exact synthesis of n-qubit diagonal ring gates into Clifford and T gates ", 26th Iranian Conference on Electrical Engineering, May 2018
- 2 Mohammadreza Bagheri, Sohrab Mortazavi Ghalaati, Reza Gholami, Mehdi Sedighi, "Location-Based Scheduling: An Approach To Address Challenges of Big Data and Mobile Cloud Computing ", International Symposium on Telecommunications, September 2016
- 3 Eesa Nikahd, Mahboobeh Houshmand Kaffashian, Morteza Saheb Zamani, Mehdi Sedighi, "GOWQS: Graph-Based One-Way Quantum Computation Simulator ", Iranian Conference on Electrical Engineering, May 2016
- 4 Maryam Eslamy, Mahboobeh Houshmand Kaffashian, Morteza Saheb Zamani, Mehdi Sedighi, "Geometry-Based Signal Shifting of One-Way Quantum Computation Measurement Patterns ", Iranian Conference on Electrical Engineering, May 2016
- 5 Mehdi Sedighi, Foroogh Haddadi, Samaneh Emami, Mahya Saffarpour, "A heuristic algorithm for high level synthesis of decimal arithmetic circuits using systemc ", 10th International Conference on Design and Technology of Integrated Systems in Nanoscale Era (DTIS) 2015, April 2015
- 6 Faranak Adinehzadeh, Naser Mohamadzade, Mehdi Sedighi, Morteza Saheb Zamani, "Proposing an Approach for Scheduling and Routing of Quantum Circuits with Toffoli Gates in Ion-Trap Technology ", 22nd Iranian Conference on Electrical Engineering, May 2014
- 7 Mina Chookhachi Zadeh Moghadam, Naser Mohamadzade, Mehdi Sedighi, Morteza Saheb Zamani, "A Hierarchical Layout Generation Method for Quantum Circuits ", International Symposium on Computer Architecture and Digital Systems (CADs'13), October 2013
- 8 Zahra Nabizadeh.Shahrehabak, Mehdi Sedighi, Morteza Saheb Zamani, "Simultaneous Improvement of Area, Delay, and Fault Tolerance in Quantum Circuits ", International Symposium on Computer Architecture and Digital Systems (CADs'13), October 2013
- 9 Mehdi Harounabadi, Mehdi Sedighi, "A Fast Response Dynamic Bandwidth Allocation Algorithm for a Converged EPON and WiMAX Network ", The Sixth International Symposium on Telecommunications (IST2012), November 2012
- 10 Eesa Nikahd, Mahboobeh Houshmand Kaffashian, Morteza Saheb Zamani, Mehdi Sedighi, "OWQS: One-Way Quantum Computation Simulator ", IEEE Euromicro Conference on Digital System Design (DSD'12), September 2012
- 11 Mahboobeh Houshmand Kaffashian, Mohammad Hossein Samavatian, Morteza Saheb Zamani, Mehdi Sedighi, "Extracting One-way Quantum Computation Patterns from Quantum Circuits ", International Symposium on Computer Architecture and Digital Systems (CADs'12), May 2012
- 12 Mona Arabzadeh, Morteza Saheb Zamani, Mehdi Sedighi, Mehdi Saeedi, "Logical-Depth-Oriented Reversible Logic Synthesis ", International Workshop on Logic Synthesis (IWLS'11), June 2011
- 13 [en-name N/A], Morteza Saheb Zamani, Mehdi Sedighi, "Improving latency of quantum circuits by gate exchanging " , , August 2009
- 14 Zahra Sasanian, Mehdi Sedighi, Morteza Saheb Zamani, "A Cycle Based Synthesis Algorithm for Reversible logic " , , January 2009
- 15 Mehdi Saeedi, [en-name N/A], Mehdi Sedighi, Morteza Saheb Zamani, "Performance and timing yield enhancement using highway on chip planning " , , September 2008
- 16 Ehsan Khish Ardestani Zadeh, Morteza Saheb Zamani, Mehdi Sedighi, "A fast transformation based synthesis algorithm for reversible circuits " , , September 2008
- 17 Minoo Mirsaeeidi, Morteza Saheb Zamani, Mehdi Sedighi, "Multi objective statistical yield enhancement using evolutionary algorithm " , , September 2008

- 18 Morteza Saheb Zamani, Maryam Taajobian, Mehdi Sedighi, "An efficient non tree clock routing algorithm for reducing delay uncertainty " , , September 2008
- 19 [en-name N/A], Mehdi Saeedi, Morteza Saheb Zamani, Mehdi Sedighi, "FPGA based circuit model emulation of quantum algorithms " , , April 2008
- 20 Mehdi Saeedi, Morteza Saheb Zamani, Mehdi Sedighi, "Moving forward: a non search based synthesis method toward efficient CNOT based quantum circuit synthesis algorithm " , , January 2008
- 21 Mehdi Saeedi, Mehdi Sedighi, Morteza Saheb Zamani, "A novel synthesis algorithm for reversible circuits " , , November 2007
- 22 Sam Farrokhi, Masoud Zamani, Hossein Pedram, Mehdi Sedighi, "Asynchronous behavior related retiming in gated-clock gals systems " , , September 2007
- 23 Mehdi Saeedi, Morteza Saheb Zamani, Mehdi Sedighi, "Algebraic characterization of CNOT- based quantum circuits with its applications on logic synthesis " , , August 2007
- 24 Mehdi Saeedi, Mehdi Sedighi, Morteza Saheb Zamani, "A new methodology for quantum circuit synthesis CNOT based circuits as an example " , , May 2007
- 25 Mehdi Saeedi, Morteza Saheb Zamani, Mehdi Sedighi, "On the behavior of substitution based reversible circuit synthesis algorithms: investigation and improvement " , , May 2007
- 26 Ehsan Khish Ardestani Zadeh, Saadat Pourmozafari, Mehdi Sedighi, "A Processing element architecture for hybrid video coding " , , November 2006
- 27 Farhad Mehdipour, Morteza Saheb Zamani, Mehdi Sedighi, Hamid Noori, "GifT A Gravity-Directed and Life-Time Based Algorithm for Temporal Partitioning of Data Flow Graphs " , , June 2006
- 28 Ehsan Khish Ardestani Zadeh, Saadat Pourmozafari, Mehdi Sedighi, "System-level Design of a Processing Element for Hybrid Video Coding " , , April 2006
- 29 Farhad Mehdipour, Morteza Saheb Zamani, Hamid Reza Ahmady, Mehdi Sedighi, "An Incremental Temporal Partitioning Method for Real-Time Reconfigurable Systems " , , February 2006
- 30 Farhad Mehdipour, Morteza Saheb Zamani, Mehdi Sedighi, "Reducing inter-configuration memory usage and performance improvement in reconfigurable computing systems " , , August 2005
- 31 Mehrdad Najibi Kohneshahri, Mehdi Sedighi, Hossein Pedram, "Prototyping Globally Asynchronous locally synchronous circuits on commercial synchronous FPGAS " , , February 2005
- 32 Farhad Mehdipour, Morteza Saheb Zamani, Mehdi Sedighi, "A New Temporal partition Algorithm and Design flow for Reconfigurable Computing systems " , , November 2004
- 33 Farhad Mehdipour, Morteza Saheb Zamani, Mehdi Sedighi, "A New Design flow and Temporal partitioning for Reconfigurable computing systems " , , September 2004
- 34 [en-name N/A], Mehdi Sedighi, "Development of a virtual Environment for E-learning Applications Vusing Virtual Humans " , , December 2003
- 35 Maryam Rahmani, Mehdi Sedighi, "A new algorithm for resource manager to enhance the quatliy of service volP systems " , ,

دروس ارائه شده

#	عنوان درس	توصیف درس	دوره سرفصل درسی ها
1	Advanced Topics in Embedded Systems	This course is intended to provide graduate students with a solid knowledge of the methodologies and technologies for systematic design and optimization of embedded and real-time systems, their hardware and software models of computation, techniques	Fall 2021

2	Logic Circuits	Learn how to design, analyze, and debug logic circuits		Fall 2021
3	Logic Circuits	Learn how to design, analyze, and debug logic circuits		Spring 2021
4	Advanced VLSI Design	To provide students with a deep knowledge of how VLSI circuits work in deep submicron regime		Fall 2020
5	Logic Circuits	Learn how to design, analyze, and debug logic circuits		Fall 2020

اختراعات / ثبت پتنت

#	عنوان اختراع	شماره ثبت کشور ثبت کننده	همکاران	تاریخ ثبت	تاریخ انقضا
داده های ثبت شده در پورتال					
1	Energy Reduction Method By Approximation For FPGA	10699047	مهدی صدیقی، امیر باوفای طوسی	1399/3/12	1416/10/30
2	سنتر تقریبی بر روی تراشه های با قابلیت پیکربندی مبتنی بر LUT با هدف کاهش توان مصرفی و با وجود محدودیت خطا	91979	مهدی صدیقی، امیر باوفای طوسی	1396/1/12	1415/5/11